PATENT ABSTRACTS OF JAPAN

(11) Publication number:

(43) Date of publication of application: 26.01.1989

(51)Int.Cl.

H01L 21/30 G03C 5/00

H01L 21/312

(21)Application number : 62-180275

(71)Applicant: NIPPON TELEGR & TELEPH

CORP <NTT>

(22) Date of filing:

20.07.1987

(72)Inventor: TAMAMURA TOSHIAKI

SUGITA AKIO

(54) HARDENING OF PHOTORESIST PATTERN

(57)Abstract:

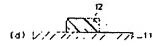
PURPOSE: To execute a thermal hardening operation without changing a shape of a photoresist pattern and to enhance the resistance to a treatment by a method wherein a high-polymer film whose glass transition temperature is higher than a heating temperature of a substrate is used.

CONSTITUTION: A positive-type novolac photoresist film is coated on a substrate 11; after an exposure operation and a development operating, a positivetype novolac resist pattern 12 is formed. A highpolymer film 13 whose glass transition temperature is higher than a heating temperature of the substrate is coated on the substrate 11. As the high-polymer film to be used is preferably to have the following









properties: a solvent to prepare a high-polymer solution does not affect a shape of the novolac photoresist pattern; the film has a glass transition temperature of higher than 150° C; the film can be dissolved by the solvent and can be removed quickly after a long heating operation at a temperature of higher thin 150°C. Then, the substrate 11 is heated

at a prescribed temperature; the positive-type novolac photoresist pattern 12 on the substrate 11 is hardened; in succession, the high-polymer film 13 is dissolved by using the appropriate solvent and is removed.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

切日本国特許庁(JP)

①特許出關公開

母公開特許公報(A)

昭64-23535

@Int.Cl.	識別記号	庁内整理番号		@公開	昭和64年(1989) 1月26日
H 01 L 21/30 G 03 C 5/00 G 03 F 7/00 H 01 L 21/30 21/312	3 6 1 3 3 1 3 6 1	Q-7376-5F 7267-2H E-6906-2H U-7376-5F 6708-5F	零查請求	未請求	発明の数	1 (全4頁)

砂発明の名称 ホトレジストパターンの硬化方法

> ②符 顧 昭62-180275

爾 昭62(1987)7月20日

心治 明 奢 茨城県那珂郡東海村大学白方字白根162番地 日本電信電 絽 話株式会社茨城電気通信研究所内 母亲 蚏 茨城県那河郡東海村大字白方字白根162番地 日本電信電 話株式会社茨城電気通信研究所内 **犯出 願 人** 日本電信電話株式会社 東京都千代田区内等町1丁目1番6号 升理士 鈴江 武彦 外2名

7. 発明の名取

ホトレジストパターンの硬化方法

2. 特許益求の範囲

(1)、基根上にノボラック系オジ型ホトレジストパ ターンを珍成する工程と、このレジストパターン を含む莫嵌上に為分子段を放覆する工程と、この 商分子段で被据された前記数板を加熱する工程と、 加熱後の高分子膜を選解除去する工程とき含むホ トレジストパターンの硬化方法において、曲記賞 分子及として首記基仮の加急基度より高いガラス 抵移緯度を有するものを狙いることを特徴とする ホトレジスパターンの硬化方法。

②、高分子段は、ポリャーメチルスチレン、ポリ - N - ピニルカルパゾール、ポリアセナフチレン 又はこれらの誘導体からなることを制徴とする特 許益求の範囲第1項配載のホトレジストパターン の硬化方法。

3. 竞略の詳細な疑期 【母菜上の利用分野】

本発現は、半導体設置等の数額加工に適したノ ボラック系ボジ型ホトレジストパターンの後七方

[英菜の技術及び問題点]

しらしを始めとする率導体素子の製造に基用さ れるホトリソグラフィエ程においては、パクーン 形成材料としてノボラックポポジ型ホトレジスト が広く用いられている。この材料は、ノボラック 系製剤とジアゾナフトキノン系を合物からなり、 ジアゾナフトキノン系化合物が煮外光虹射により インデルカルボン競系化合物に変化し、ノオラッ ク系質器をアルカリ可慮にすることによってバタ ーン形成を可能としている。かかるノボラック系 ボジ型ホトレジストの特徴は、遅い評価性を有す ること、移紋されたレジストパターンをマスクと して基板加工を行なった際に最も広く用いられて いるドライエッチング加工に対して高い加工耐性 を有していることである。

しかしながら、上述したノボラック承求が受ホ トレジストの前距点の1つとして、レジストパタ

特開昭64-23535(2)

ーンの計数性が不充分であることが挙げられる。 即ち、平等体表子の製造工程で重要なイオンと 理程や発達を伴うドライエッチパターンが主義 理路により形成されたレシストパターンが当により ってにれてしまい、基礎に対して高いレジスト 権政できない。このため、ポウ型ホトレジスト を対するいとなる対抗性の高い数が、これ のを対するにしては反加工を行なっているが、プロセ スが質問となる関係があった。

このようなことから、ノボラック系ポン型ホトレジストバターンに対象性を付与する試みとして、UV駅化はやモールド法が発露されている。UV駅化はは、着常外系数割によりレジストバターンの数種を硬化し、その後加熱によってレジストバターン会体を硬化する方位である。しかしながら、この方法ではレジストバターンの数序が大きのものではない。変形したりする関係があった。

一方、モールド法に基板上にノボラック系ボジ 質ポトレジストパターンを形成した後、無レジス

トパターンを含む草板上に別の高分子数をスピン コーティング等により放躍し、この状態で加烈し てレジストパターンを硬化し、その後被覆した高 分子段を密解降去する方法である。かかる高分子 厳としては、ポリメチルメタクリレート (PMMA)が適切であることが1BMのB、J. Linが報告している(SPIE'S 1987 Saptaciara Symporium on Microlithoraphy Abstract 171 - 24 D 42) . PMMA & T - A ティングに用いることは存用である。しかしなが ら、第2回(a)に示すように基盤1 上にノボラ ックスボラ型ホトレジストパターンとを形成し、 数レプストパターン2 を含む監修1 全頭に PMMA貝3 を敬敬し、基督すを知熟してレジス トパターンとを硬化を行なうと、向図(b)に示 すようにレジストパターン2 の一部が衣冠する。 その結果、高路発性のノボラック系ポジ盤ホトレ グストのパターン形状を維持できない問題があっ

本発現は、上記従来の問題点を解決するために

なされたもので、な解像性のノボラック系ポク型 ホトレクストバターンの好状を収えることなく、 性硬化してその加工剤性を向上し得るホトレジス トバターンの硬化方法を提供しようとするもので ある。

【問題点を解決するための手段】

まず、半導体基板、マスクプランク等の基板11 上にノボラック系ポン型ホトレジスト以の値等、 電光、製数道度によりノボラック系ポン型ホトレ

ジストパターン12を形成する(毎133(a)33 示)。ここに用いるノボラック系オジ型ホトレジ ストとしては、例えば東京店化社製のOFPR 800 、TSMR-8800、シップレイ社般のマイク ロボジット 1400、ヘキスト社野のAZ - 1350シリ → ズ、往文化学社製のスミレジスト等を挙げるこ とができる。つづいて、貧犯レジストパターン 12 を含む器板11上に板送する透板原料温度よりない ガラス転移器度を育する高分子数13を独復する。 ここに用いる百分子段としては、の在分子を被を 調製するための選集がノボラック系ホトレジスト パターンの形状に影響を与えるないこと、150 で 以上のガラス転移協能(Tg)を有すること、 158 で以上の温度で長時間加熱した後に遅ゃかに **慰問で招解除去できることが望ましい。 かかる糸** 件を勘定する庭分子としては、ポリαーメチルス チレン(Te:170 で)、ポリーN-ピニルカル パソール(Tg :209 ℃)、ポリアセナフチレン (Tg;210 ℃)を挙げるできる。これらの成分 子は、いずれも可能され、入手が容易である。ま

特開昭64-23535(3)

た、これらの誘導体も関権に高分子模として使用 できる。

次いで、基礎 11を所定 48 使で加致して基級 11上のノボラック 点ボジ型ホトレジストパターン 12を 硬化させる。この時、同図 (c) に示すように 5 分子銭 13 はレジストパターン 12の 硬 化中に 飲化し、 段 5 ずることは ない。つづいて、 同図 (d) に示すように 6 分子類 13を 選当な 3 強で 新模算 まする。

ン寸法も5 μmから殆ど変化していなかった。 実施例 2

まず、シリコン基役を敵化処理した後、緩散化 道上にノボラック系ポジ型ホトレジスト (東京応 **化社製商品名:CFPR-808) を1.8 μmの原** さにスピンコートし、アロジェクションアライナ - (キャノン社製商品名:MPA-500 FAD) を用いて舞光し、現像処理を適して幅5 μmのホ トレグストパターンを形成した。つづいて、駄水 トレジストパターンを含むシリコン質仮上にポリ - N - ピニルカルパゾール(分子量130060、Tg ~200 で~1 の10×1%トルエンーキシレン密解質 をスピンコートし、厚さ3 μmのポリーNービニ ルカルパソール很を形成した。次いで、ホットブ レートオープンにより180 で、30分類知典してホ トレジストパターンを硬化させた。その後、トル エン潜放中に3 分回投資してポリードーピニルカ ルパゾール貝を完全に容響除去した。

9られた頭化ホトレジストパターンを電子製像 類で投棄したところ、ほぼ重直な翻葉を有し、パ [発明の業績例]

以下、本発明の実践例を詳初に説明する。

女连 明 1

導られた硬化ホトレジストパターンを電子路数 級で収載したところ、単版な製型を有し、パター

ターン寸法も硬化剤と殆ど変化していなかった。 実施例3

得られた硬化ホトレジストパターンを電子顕遠 雄で観察したところ、ほぼ重変な劇望を有し、パ ターン寸払も硬化前と始ど変むしていなかった。

特期昭64-23535(4)

|発明の効果|

第1図(a)~(d)は本民界のホトレジストパターンの硬化方法の工程を示す液面圏、第2図(a)、(b)は従来のモールド法の部間点を設明するための展面図である。

出额入代理人 分理士 参汇改额

